**北京贵合祥云科贸有限公司2016届毕业生秋季招聘**

1、招聘对象：2016届应届毕业生（2015.12-2016.6期间毕业的学生），本科及以上学历。

2、招聘条件：

1）国家统招全日制本科及以上学历的毕业生；

2）在校期间表现良好，无处分。优秀学生干部或具有相关实习、兼职经验者优先；

3）本科生需英语通过国家四级，研究生英语需通过国家六级（英语成绩报告单总分在426分及以上）。

3、招聘岗位

**1）算法工程师**

岗位职责：

1.从事图像处理和计算机视觉算法的研究和开发  
2.对算法进行验证、实现和优化  
3.与其他参与项目的人员共同合作，协助完成各种相关测试

任职要求：

1、模式识别，图像处理，应用数学等相关专业本科及以上学历。**信息与计算科学、最优化算法或运筹学与控制论专业等优先。**

2、精通最优化算法相关知识，掌握一些经典算法的思想。了解LM算法。学习过最优化算法、数值计算方法、数值分析、算法导论、计算方法、线性代数课程者优先。

3、有优秀的数学和编程基础，掌握矩阵的常见变换运算，如QR分解、SVD分解等。

4、可以使用C/C++/Matlab等语言之一对算法进行验证，有相应或类似的编程实现的经验。

5、了解机器视觉基本概念。

6、英语通过CET-4 ，并具备较好的英文阅理解读能力，通过CET-6优先考虑。

7、工作勤奋；积极主动，认真负责；有良好的自律性。

**2）嵌入式系统工程师**

岗位职责：

1.从事图像相机相关电子产品的嵌入式开发工作；

2.负责BSP的修改，底层驱动的开发与调试；

3.负责嵌入式网络协议栈的修改调试，网络通信程序开发调试；

4.负责部分嵌入式软件的开发、移植与调试工作；

5.根据项目需求，完成直线领导交代的其他工作；

6.电子，通信，计算机相关专业优先。

任职要求：

1.电子，通信，计算机相关专业本科及以上学历；

2.熟悉单片机/DSP/ARM之一，有一定的项目经验。熟悉ARM架构，具有FPGA内嵌软核开发经验者优先；

3.精通C编程，熟悉C++，熟练掌握基本嵌入式编程开发环境和调试技巧，如Eclipse及其衍生软件等；

4.熟练掌握socket网络编程，熟练掌握TCP、UDP等网络协议，有PC端网络编程经验者优先；

5.熟练掌握视频图像的采集、处理、显示的实现过程；

6.熟悉linux C编程，有良好的代码风格和编程习惯；

7.熟悉操作系统的原理与移植，能独立完成内核的裁剪，驱动程序的编写并加入内核；

8.有一定的数字图像处理基础，熟悉Opencv等算法库者优先；

9.通过CET-4 ，并具备一定的英文读写水平，通过CET-6优先考虑。

10.良好的团队协作精神、责任心强，工作踏实，能承受一定的工作压力。

**3)软件开发工程师（C/C++方向）**

岗位职责：

1.依据项目需要， 与算法工程师和嵌入式工程师合作，在PC端编写C++代码；

2.参与软件开发项目前期沟通和需求分析，协助完成各种相关测试；

3.根据项目开发进度和任务安排，完成相应模块的分析设计任务；

4.根据设计文档完成代码编写、调试、测试和维护；

5.编写相关设计文档，参与研发规范及流程的改进；

6.计算机、软件、网络、电子、通信相关专业优先。

任职要求：

1.计算机、软件、网络、电子、通信相关专业，本科及以上；

2.熟练掌握C/C++，熟练使用Visual Studio等开发工具，熟悉MFC架构，可进行软件界面的设计；

3.熟练掌握计算机网络编程，熟练掌握实时的网络通信全过程，可进行网络数据的交互操作；

4.熟练掌握socket网络编程，熟练掌握TCP、UDP网络协议；

5.对网络抓包的数据有一定的分析处理能力；

6.熟练掌握多线程编程并对多线程下内存管理机制有认识和理解；

7.有图形图像、多媒体方面的软件开发相关经验；

8.了解常用算法，数据结构，有计算机图形学基础优先。可进行算法代码化的操作；

9.熟悉DirectX d3d或OpenGL 3D编程者优先；

10.与嵌入式工程师进行密切合作，良好的编程风格，有积极的工作态度和良好的团队合作精神；

11.思维敏捷，有较强的学习能力、逻辑分析能力和沟通能力；

12.富有创新精神和求实态度，具有良好的沟通能力和团队协作精神；

13.通过CET-4 ，并具备一定的英文读写水平，通过CET-6优先考虑。

**4）FPGA逻辑工程师**

岗位职责：

1.从事图像相机相关电子产品的FPGA逻辑开发工作；

2.负责FPGA RTL代码编写，模块设计、仿真、调试工作；

3.参与SOPC系统构建；

4.负责算法的FPGA实现、接口逻辑设计和调试；

5.配合软、硬件设计人员完成相关任务目标；

6.编写相关的技术文档；

7.电子、通信、自动化等相关专业优先。

任职要求：

1.电子、通信、自动化等相关专业本科及以上学历；

2.熟悉Xilinx或ALTREA公司FPGA结构以及设计流程；

3.熟悉FPGA设计开发、调试流程，熟练使用ISE、Quartus II、modelsim等EDA工具；

4.具有良好的数字电路基础、良好的Verilog/VHDL代码风格；

5. 通过CET-4 ，并具备一定的英文读写水平，通过CET-6优先考虑；

6.具有以下经验者优先考虑：

1. Xilinx ZYNQ系列开发经验；
2. 了解基本图像、视频处理算法及FPGA实现；
3. 复杂算法的FPGA实现经验；
4. 可以使用C /Matlab等语言对算法进行验证；
5. FPGA + ARM（DSP）开发经验；
6. FPGA资源、时序优化经验；

7.良好的团队协作精神、责任心强，工作踏实，能承受一定的工作压力。

4、福利及待遇

1）待遇：岗位工资+绩效工资。同行业具有竞争力；

2）业绩：提成+奖金，实行工资制度**12+3+**，**年底3薪及以上；**

3）福利：提供五险一金，年度体检，节假日员工福利，团队活动，带薪年假，年度旅游等，公司可申请办理**北京市工作居住证**；

4）环境：办公环境干净舒适，提供免费的零食和水果，公司坐落在北京朝阳区，临近地铁10号线安贞门，交通方便。

5、简历投递方式

邮箱：[career@goaltouch.com](mailto:career@goaltouch.com)

命名：姓名+学校+专业+应聘岗位+英语等级成绩+手机号

6、宣讲会

时间：9月22日晚7:00-9:00

地点：西安电子科技大学北校区J605